



Technische Informatik I im WS 2004/2005

Aufgaben zu den Tutorien in der Woche  
 vom 06. bis 10. Dezember 2004

**Lernziele:** Realisierung von Funktion mit Multiplexern, Dekodern und Speicherbausteinen.

- Funktionsweise, Schaltsymbol, Bedeutung der Eingänge. Charakteristische Gleichungen ... usw.

Aufgabe 1

Gegeben sei das Multiplexer-Schaltnetz nach Bild 1.

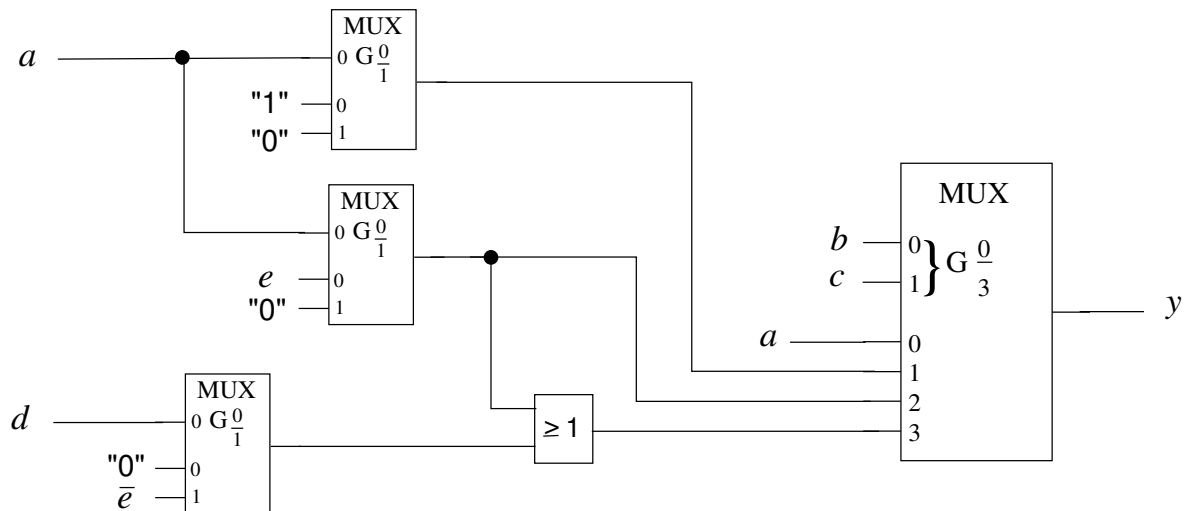


Bild 1: Multiplexer-Schaltnetz

Ermitteln Sie aus dem Multiplexer-Schaltnetz den booleschen Ausdruck für die Schaltfunktion  $y = f(e, d, c, b, a)$  und formen Sie diesen nach den Regeln der Booleschen Algebra in eine zweistufige disjunktive Form um. Vereinfachen Sie das Ergebnis soweit wie möglich.

Aufgabe 2

Die folgenden in disjunktiver Form angegebenen Funktionen sollen mit einem PLA-Baustein realisiert werden:

$$\begin{aligned}
 x &= \bar{d} \bar{c} b \vee \bar{d} c a \vee d c b \vee d \bar{c} a \\
 y &= \bar{c} \bar{b} \bar{a} \vee \bar{d} c \bar{b} a \vee d c b \bar{a} \\
 z &= c \bar{b} \bar{a} \vee \bar{d} \bar{c} b \bar{a} \vee d \bar{c} \bar{b} a
 \end{aligned}$$

1. Was muss man tun, um den Realisierungsaufwand zu optimieren?

2. Minimieren Sie die drei Funktionen unabhängig voneinander (falls möglich)! Wieviele Produktterme enthält jede Funktion? Gibt es Produktterme, die von mehreren Funktionen gleichzeitig verwendet werden könnten? Wieviele Produktterme müssten im PLA realisiert werden?
3. Minimieren Sie das Funktionsbündel mit Hilfe von KV-Diagrammen so, dass für den PLA-Baustein eine optimale Lösung gefunden wird. Wieviele Terme müssen jetzt im PLA realisiert werden?
4. Zeichnen Sie das PLA entsprechend der Lösung von Teilaufgabe 3.3.

**P.S. weitere Aufgaben werde ich morgen in die Tutorenbesprechung mitbringen.**